

```

1 SHELL = /bin/sh
2 #definition des commandes utilisees
3 CC = gcc
4 ECHO = echo
5 RM = rm -rf
6 TAR = gtar
7 MKDIR = mkdir
8 CHMOD = chmod
9 CP = cp
10 #recuperation de l'architecture du processeur
11 ifeq ($(shell uname -p), unknown)
12     PROCESSEUR = $(shell uname -m)
13 else
14     PROCESSEUR = $(shell uname -p)
15 endif
16 #declaration des options pour gcc
17 CFLAGS = -Wall -O3
18 CPPFLAGS =
19 LDFLAGS = -L/usr/lib -lm
20 ifeq ($(PROCESSEUR), sparc)
21     ALL_CFLAGS = -I. $(CFLAGS)
22 else
23     ALL_CFLAGS = -mcpu=$(PROCESSEUR) -I. $(CFLAGS)
24 endif
25 #definition des fichiers et dossiers
26 PROGNAME = monProgramme
27 PACKAGE=$(PROGNAME)
28 VERSION = 1.0.0
29 distdir = $(PACKAGE)-$(VERSION)
30 HEADERS =
31 OBJ = fichier1.o fichier2.o fichier3.o
32 SOURCES = $(OBJ:.o=.c)
33 DISTFILES = $(SOURCES) Makefile $(HEADERS)
34
35 all: $(PROGNAME)
36     @echo Le programme $(PROGNAME) a ete cree pour l'architecture $(PROCESSEUR)
37
38 $(PROGNAME): $(OBJ)
39     $(CC) $(OBJ) $(LDFLAGS) -o $(PROGNAME)
40
41 %.o: %.c
42     $(CC) $(CPPFLAGS) $(ALL_CFLAGS) -c $<
43
44 dist: distdir
45     $(CHMOD) -R a+r $(distdir)
46     $(TAR) zcvf $(distdir).tgz $(distdir)
47     $(RM) $(distdir)
48 distdir: $(DISTFILES)
49     $(RM) $(distdir)
50     $(MKDIR) $(distdir)
51     $(CHMOD) 777 $(distdir)
52     $(CP) -rf $(DISTFILES) $(distdir)
53
54 clean:
55     $(RM) $(PROGNAME) $(OBJ) *~ $(distdir).tgz

```

FIG. 1 – Un exemple de Makefile pour un projet en C

Liens utiles :

- <http://www.gnu.org/software/make/make.html>
- http://www.gnu.org/prep/standards/html_node/Makefile-Conventions.html

Devoir 01 (pour la semaine prochaine) : Écrire, en suivant le modèle donné en FIG1, la Makefile du projet se trouvant à l'adresse :

- <http://www.ai.univ-paris8.fr/~amsi/0D0405S1/dl/monProgramme-1.0.0.tgz>
- M'envoyer par email la Makefile qui a servi à la compilation du programme ainsi que le fichier résultat obtenu en executant ce programme.